(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平8-21803

(43)公開日 平成8年(1996)1月23日

(51) Int.Cl. ⁶		識別記号	庁内整理番号	FΙ	技術表示箇所
G01N 2	1/88	J			
G02F	1/13	101			
G06F 1	5/18	560 C	8837-5L		
G06T	7/00				

 G06F 15/62
 405 A

 審査請求 未請求 請求項の数5 OL (全7頁) 最終頁に続く

(21)出願番号

特顯平6-157424

(22)出願日

平成6年(1994)7月8日

(71)出顧人 000000376

オリンパス光学工業株式会社

東京都渋谷区幡ヶ谷2丁目43番2号

(72)発明者 神津 尚士

東京都渋谷区幡ヶ谷2丁目43番2号 オリ

ンパス光学工業株式会社内

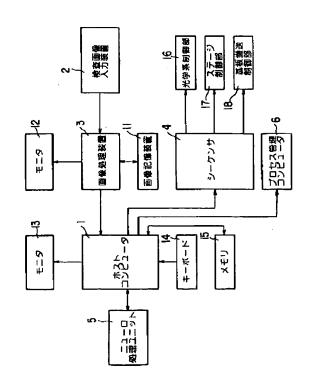
(74)代理人 弁理士 鈴江 武彦

(54) 【発明の名称】 欠陥種別判定装置及びプロセス管理システム

(57) 【要約】

【目的】本発明は、被検体の欠陥種別を自動的に判定でき、検査結果を迅速かつ正確にフィードバック可能な欠陥種別判定装置を提供することを目的とする。

【構成】被検体Sの欠陥検査で発見された個々の欠陥の種別を判定する欠陥種別判定装置であって、ある入力パターンを任意の出力パターンに変換するニューロ処理ユニット5を備える。ニューロ処理ユニット5をそれぞれの欠陥種別に対応した各欠陥情報の入力パターンに対してそれぞれ任意の欠陥種別を示す出力パターンとなるように種々の欠陥種別を学習させておき、欠陥検査で検出された欠陥の欠陥情報をニューロ処理ユニット5へ入力してその出力パターンから当該欠陥の種別を決定する。



20

【特許請求の範囲】

【請求項1】 被検体の欠陥検査で発見された個々の欠陥の種別を判定する欠陥種別判定装置において、

ある入力パターンを任意の出力パターンに変換するニューロ処理ユニットを備え、それぞれの欠陥種別に対応した入力パターンの各欠陥情報に対してそれぞれ任意の欠陥種別を示す出力パターンが現われるように前記ニューロ処理ユニットを学習させておき、前記欠陥検査で検出された欠陥の欠陥情報を前記ニューロ処理ユニットへ入力しその出力パターンにて欠陥種別を決定することを特 10 徴とする欠陥種別判定装置。

【請求項2】 所定の光学系を介して取り込んだ被検体の検査画像を画像処理することにより前記被検体の欠陥を抽出すると共に当該欠陥に関する欠陥情報を生成する表面欠陥検査装置と、

それぞれの欠陥種別に対応した入力パターンの各欠陥情報に対してそれぞれ任意の欠陥種別を示す出力パターンが現われるように予め学習され、前記表面欠陥検査装置から前記欠陥情報が入力するとその欠陥種別を示す出力パターンを出力するニューロ処理ユニットと、

前記ニューロ処理ユニットで判定された前記被検体の欠陥種別情報に基づいて前記被検体の製造プロセスを制御するプロセス管理ユニットとを具備したことを特徴とするプロセス管理システム。

【請求項3】 前記ニューロ処理ユニットは、欠陥の面積,欠陥の形状,欠陥の位置,欠陥の明るさ,被検体像を取り込む光学系の種類及び被検体の種類の中から選択された情報を有するデータ構造の欠陥情報が入力されることを特徴とする請求項1に記載の欠陥種別判定装置。

【請求項4】 前記ニューロ処理ユニットは、欠陥では 30 ないが検査画像の画像処理で欠陥として抽出される疑似 欠陥が学習されていることを特徴とする請求項1に記載の欠陥種別判定装置。

【請求項5】 前記ニューロ処理ユニットで判定された前記欠陥種別情報を蓄積しかつ統計的に処理して欠陥発生の事前予測を行うことを特徴とする請求項1に記載の欠陥種別判定装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、半導体ウエハ又は液晶 40 ガラス基板等の被検体の製造プロセスラインにおいて、 被検体の表面検査により検出された欠陥の種別を判定す るための欠陥種別判定装置、又は欠陥種別判定結果に基 づいてプロセス管理を行うプロセス管理システムに関す る。

[0002]

【従来の技術】例えば、液晶パネル等のフォト・リソグ 理コラフィ・プロセスラインにおいて、基板表面に塗布した たりレジストの膜厚むらや塵埃の付着等による欠陥は、エッ そのチング後にパターンの線幅不良やパターン内のピンホー 50 た。

ル等の不良として現れる。そこで、一般にはエッチング前に基板を検査し、欠陥があればその基板を除去することにより欠陥のある基板がそのままエッチング工程へ入るのを未然に防止している。本出願人は、特願平4-31922号において、基板表面の欠陥を目視検査するのに好適な投光装置を提案している。このような作業者の目視による検査は機械的な検査に比べて優れた検査能力がある。

[0003]

【発明が解決しようとする課題】しかしながら、作業者の目視検査では、作業者の個人差や観察環境の違いにより検査レベルにばらつきが生じ検査品質が一定しないという問題がある。また、目視検査が多数回,長時間に及ぶと作業者の疲労が増大するが、作業者の疲労度によっても検査品質が一定しなくなる可能性がある。

【0004】また、上述した目視検査で発見される欠陥パターンは、欠陥の発生したプロセスやそこでの欠陥発生原因によって異なるので、作業者が欠陥を顕微鏡で詳細に観察した上で自らの経験や製造プロセスの処理内容から欠陥原因等を推測していた。ところが、欠陥発生プロセスや欠陥発生原因を推測する際に検討すべき検討項目は多岐に渡るため、作業者の判断力に依存していたのでは迅速に欠陥発生プロセスを突き止めて有効な対策を講じるのは困難であった。

【0005】このように、従来の表面欠陥検査装置は、作業者の目視検査に頼っていたので検査品質が一定せず、且つ検査結果から作業者が経験に基づいて欠陥発生プロセスや欠陥発生原因を推測していたので、作業者にかかる負担が大きいと共に迅速かつ正確に欠陥発生プロセスや欠陥発生原因を特定するのが困難であった。

【0006】本発明は、以上のような実情に鑑みてなされたもので、熟練した作業者の経験に頼ることなく、欠陥発生プロセスや欠陥発生原因に密接に関連した欠陥の種別を自動的に判定することができ、欠陥検査結果を製造プロセスに迅速かつ正確にフィードバック可能な欠陥種別判定装置及びプロセス管理システムを提供することを目的とする。

[0007]

【課題を解決するための手段】本発明は、上記目的を達成するために以下のような手段を講じた。請求項1に対応する本発明は、被検体の欠陥検査で発見された個々の欠陥の種別を判定する欠陥種別判定装置において、ある入力パターンを任意の出力パターンに変換するニューロ処理ユニットを備え、それぞれの欠陥種別に対応した入力パターンの各欠陥情報に対してそれぞれ任意の欠陥種別を示す出力パターンが現われるように前記ニューロ処理ユニットを学習させておき、前記欠陥検査で検出された欠陥の欠陥情報を前記ニューロ処理ユニットへ入力しその出力パターンにて欠陥種別を決定するように構成した

【0008】請求項2に対応する本発明は、所定の光学 系を介して取り込んだ被検体の検査画像を画像処理する ことにより前記被検体の欠陥を抽出すると共に当該欠陥 に関する欠陥情報を生成する表面欠陥検査装置と、それ ぞれの欠陥種別に対応した入力パターンの各欠陥情報に 対してそれぞれ任意の欠陥種別を示す出力パターンが現 われるように予め学習され、前記表面欠陥検査装置から 前記欠陥情報が入力するとその欠陥種別を示す出力パタ ーンを出力するニューロ処理ユニットと、前記ニューロ 処理ユニットで判定された前記被検体の欠陥種別情報に 基づいて前記被検体の製造プロセスを制御するプロセス 管理ユニットとを具備する構成とした。

【0009】請求項3に対応する本発明は、上記構成の 欠陥種別判定装置において、前記ニューロ処理ユニット に、欠陥の面積, 欠陥の形状, 欠陥の位置, 欠陥の明る さ,被検体像を取り込む光学系の種類及び被検体の種類 の中から選択された情報を有するデータ構造の欠陥情報 が入力するように構成した。

【0010】請求項4に対応する本発明は、上記構成の 欠陥種別判定装置において、前記ニューロ処理ユニット に、欠陥ではないが検査画像の画像処理で欠陥として抽 出される疑似欠陥が学習されるように構成した。

【0011】請求項5に対応する本発明は、上記構成の 欠陥種別判定装置において、前記ニューロ処理ユニット で判定された前記欠陥種別情報を蓄積しかつ統計的に処 理して欠陥発生の事前予測を行ように構成した。

[0012]

【作用】本発明は、以上のような手段を講じたことによ り次のような作用を奏する。請求項1に対応する本発明 によれば、それぞれの欠陥種別に対応した各欠陥情報の 入力パターンに対してそれぞれ任意の欠陥種別を示す出 カパターンとなるようにニューロ処理ユニットが予め学 習される。このように学習したニューロ処理ユニット に、ある欠陥に関する欠陥情報が入力されると、その欠 陥情報の入力パターンに対応した出力パターンが出力さ れる。ニューロ処理ユニットは、種々の欠陥の入力パタ ーンに対して各欠陥の種別を示す出力パターンを出力す るように学習されているので、この出力パターンが欠陥 種別を表すことになる。

【0013】請求項2に対応する本発明によれば、被検 体の検査画像が所定の光学系を介して表面欠陥検査装置 へ取り込まれる。表面欠陥検査装置では、画像処理によ り検査画像から欠陥が検出されると、その欠陥に関する 形状、大きさ等の欠陥情報が作成される。この欠陥情報 はニューロ処理ユニットへ入力される。

【0014】一方で、ニューロ処理ユニットは、それぞ れの欠陥種別に対応した各欠陥情報の入力パターンに対 してそれぞれ任意の欠陥種別を示す出力パターンとなる ように予め学習される。このように学習したニューロ処 理ユニットに表面欠陥検査装置から欠陥情報が入力する 50 タ1は、ニューロ処理ユニット5から出力され欠陥名称

とその欠陥種別を示す出力パターンが出力される。ニュ ーロ処理ユニットの出力パターンからなる欠陥種別情報 がプロセス管理ユニットへ送出される。

【0015】プロセス管理ユニットでは、ニューロ処理 ユニットから入力される欠陥の欠陥種別情報に基づいて 被検体の製造プロセスに制御がかけられる。例えば、欠 陥の発生した工程を特定しその工程を停止させたり、又 は欠陥のあった被検体を再処理工程へ戻すなどの制御が 可能になる。

【0016】請求項3に対応する本発明によれば、ニュ ーロ処理ユニットが欠陥の面積, 欠陥の形状, 欠陥の位 置、欠陥の明るさ、被検体像を取り込む光学系の種類及 び被検体の種類等の欠陥情報により種々の欠陥種別が学 習される。従って、これらの検討項目からなる欠陥情報 を入力することにより該当する欠陥種別を出力させるこ とができる。

【0017】請求項4に対応する本発明によれば、ある 入力パターンの欠陥情報に対して疑似欠陥を示す出力パ ターンを出力するようにニューロ処理ユニットが予め学 習されているため、画像処理技術では識別が困難な疑似 欠陥を確実に判別することができる。

【0018】請求項5に対応する本発明によれば、ニュ ーロ処理ユニットで判定された欠陥種別情報が逐次蓄積 されていき、それら欠陥種別情報が統計的に処理されて 欠陥発生の事前予測が行なわれる。

[0019]

【実施例】以下、本発明の実施例について説明する。図 1は、被検体の欠陥検査から製造プロセスの管理までを 行うシステムの機能ブロックを示す図である。本実施例 は、ホストコンピュータ1,検査画像入力装置2,画像 処理装置3,シーケンサ4,ニューロ処理ユニット5, プロセス管理コンピュータ6等を備えている。

【0020】検査画像入力装置2は、図3に示すよう に、干渉光学系、回折光学系、斜照明光学系等からなる 照明光学系、及び被検体の検査画像をCCD等の撮像素 子上に結像させる撮像光学系を備えている。検査画像入 力装置2で被検体の検査画像が取り込まれる。

【0021】画像処理装置3は、検査画像入力装置2に 接続されており、入力する検査画像から被検体の欠陥 (例えば"膜厚むら""塵埃"等)を抽出し、且つ抽出 した欠陥の種類、数、位置、面積等を検出する画像処理 機能を備えている。これらの検査項目が後述する欠陥情

報の一部を構成する。この画像処理装置3には画像記憶 装置11及びTVモニタ12が接続されている。

【0022】ホストコンピュータ1は、システム全体の 動作を管理すると共に、画像処理装置3から入力する欠 陥情報をニューロ処理ユニット5へ入力し、ニューロ処 理ユニット5から出力される欠陥名称情報をプロセス管 理コンピュータ6へ送出する。また、ホストコンピュー 5

を逐次蓄積して欠陥発生の事前予測を行う機能を備える。このホストコンピュータ1にTVモニタ13,キーボード14,メモリ15が接続されている。メモリ15は、被検体の種類毎の検査条件(光学系の設定と画像処理の条件)、検査データ等が保存される。

【0023】シーケンサ4は、光学制御部16,ステージ制御部17,基板搬送制御部18が接続されていて、ホストコンピュータ1からの指示を受けてそれら制御部を制御する。

【0024】ニューロ処理ユニット5は、図2に示すよ うに、入力層と、出力層と、入力層と出力層との間に形 成される複数の中間層(同図には中間層が2つの場合が 示されている)とから構成され、神経細胞(ニューロ ン)の構造を模して作られたハードウエアユニットであ る。入力層の全ニューロンは隣接する第1中間層の全ニ ューロンに接続され、第1中間層の全ニューロンは第2 中間層の全ニューロンに接続される。第2中間層の全ニ ューロンは出力層の全ニューロンに接続される。そして 互いに接続された各ニューロン間に重み係数が設定され ている。入力層に与えた入力パターン(入力条件)に対 20 して任意の出力パターンが出力されるように重み係数を 調整することを一般に学習と呼ぶ。この学習回数を繰り 返すことにより特定の入力パターンに対して希望する出 カパターンを出力させることができるようになる。こう した学習アルゴリズムをバックプロパゲーションアルゴ リズムと呼ぶ。

【0025】ニューロ処理ユニット5の入力層に印加する欠陥情報のデータ構造の詳細が図2に示されている。この欠陥情報は、欠陥の面積、欠陥の形状(フェレ径),欠陥の重心位置(Xアドレス,Yアドレス),光 30学系の種類(測定条件),欠陥の明るさ,画像処理装置3での画像処理方式、及び不図示であるが被検体の種類,欠陥の形状(円形度,周囲長等)から構成される。欠陥情報を構成する各項目は夫々所定のビット数で表される。

【0026】ここで、ニューロ処理ユニット5の入力層は、欠陥の面積が欠陥部のピクセルサイズをバイナリーで入力するようになっているが、面積の大きさを大、中、小に分けて入力する場合は2ビットあればよい。欠陥の重心位置(Xアドレス、Yアドレス)も位置データをバイナリーで入力している。また、光学系の種類(東条件)は、被検体の種類によって欠陥検出方法が変わったり、検出できる欠陥内容が変化するため2ビットで表している。欠陥が白い欠陥なのか黒い欠陥なのかを切り分けるために2ビットで表した欠陥の明るさデータを入力するようにしている。また、画像処理方式は、大きなムラ検出のための処理、小さなムラ検出のための処理、キズ検出のための処理等のように検出欠陥の処理内容を判断するために3ビットで表している。被検体の種類は、サイブ、工程、種類などの数で種類に及び、

じ欠陥の出る工程はある程度決まっているので 6 ビット で表している。

【0027】また、液晶基板の製造プロセスにおいて発生する欠陥の種類は、レジスト塗布不良、露光不良、現像不良、キズ、ゴミなど多数ある。これらの欠陥の種別を欠陥A~欠陥Jの欠陥名称で表している。実際には数十種類の欠陥名称が存在する。また、欠陥ではないが画像処理装置3で検出すると欠陥と判断されてしまうような疑似欠陥がある。これらの疑似欠陥の種別を疑似欠陥ん~疑似欠陥Cで表している。

【0028】プロセス管理コンピュータ6は、ホストコンピュータ1から入力する欠陥名称情報を内部メモリに記憶すると共に、その記憶した情報に基づいて欠陥の発生した製造プロセスを割り出す欠陥プロセス割り出し処理とを実行する。

【0029】次に、以上のように構成された本実施例の動作について説明する。最初に、ニューロ処理ユニットちがある欠陥情報の入力に対して特定の欠陥名称を表す出力パターンを発生するように学習させる。ニューロ処理ユニット5は図4に示すように、入力層を構成している複数のニューロンに印加された信号が、入力層から中間層、及び中間層から出力層へと伝達される間に荷重Wが掛けられた後、出力層を構成する複数のニューロンから出力される。入力パターンが同じであっても荷重Wが変化すれば異なる出力パターンが発生することになる。このことは、各荷重Wの大きさを調整すれば、ある入力パターンに対して所望の出力パターンが得られることを意味する。

【0030】ここで、製造プロセスにおいて発生する欠陥A~Jや疑似欠陥A~Cは、上記したデータ構造で表される欠陥情報(測定条件、被検体の種類を含む)に応じてほぼ決まっている。従って、図5に示すように、欠陥Aの欠陥情報をニューロ処理ユニット5の入力層に現また出力パターンと欠陥Aを表すパターンの教師信号との差を求め、その求めた差に基づいてニューロ処理ユニット5の各荷重に修正を加える。この処理を繰り返すことによりニューロ処理ユニット5は欠陥Aの欠陥情報の入力に対して欠陥Aを表す出力パターンを発生する荷重Wに調整される。その他の欠陥名称及び疑似欠陥名称についても同様の処理を繰り返す。

【0031】学習の初期段階では、ある欠陥名称に対しては最適な荷重状態であっても他の欠陥名称に対しては適当な荷重状態ではないことが多い。しかし、欠陥A~」及び疑似欠陥A~Cに関する学習を繰り返すことにより全ての欠陥名称及び疑似欠陥名称に対して最適な荷重状態となる。

理, キズ検出のための処理等のように検出欠陥の処理内 【0032】次に、作業者がキーボード14により被検容を判断するために3ビットで表している。被検体の種 体Sの種類とともに検査開始を指示すると、メモリ15類は、サイズ, 工程, 種類などの数百種類に及ぶが、同 50 に予め保存されている検査条件の中から、その被検体S

に該当する条件がホストコンピュータ1に読み込まれ、 シーケンサ4を介して光学系制御部16が光学系の設定 を行う。次に、ストッカから搬送部によって1枚めの被 検体Sが取出され、検査開始点が観察視野の中央にくる ように位置決めする。

【0033】次に、照明系を駆動して検査画像の取込み を行う。検査画像入力装置2の干渉光学系においては、 図3に示すように、ランプハウス11内に固定されたハ ロゲンランプ22の光が、熱線吸収フィルタ23を通 り、ランプハウス11の出射窓に設けられたコンデンサ 10 レンズ24から平行光束の状態で出射する。 コンデンサ レンズ24の射出側に複数の狭帯域干渉フィルタ (図示 せず)が収められた回転ホルダ25が配置されている。 回転ホルダ25はモータ(図示しない)で回転可能にな っており、所望の干渉フィルタを光路内に挿入すること ができる。光路内に挿入された干渉フィルタを通過した 光東は集光レンズ26で光ファイバ東27の端面に集光 される。光ファイバ東27を出射した光東は拡散板28 で強度分布を平均化された2次光源となる。拡散板28 はコリメータレンズの焦平面上に設置されている。拡散 20 板28を通過し絞り29で光束径を調整された光束はハ ーフミラー31で反射し、コリメータレンズ32で平行 光束となり、被検体Sに垂直入射する。

【0034】被検体Sで反射した光束は再びコリメータ レンズ32を通って収束光となり、ハーフミラー31を 通過した成分がズーム式の結像レンズ33に入射する。 この結像レンズ33が被検体S表面の像を撮像素子34 の撮像面上に結像する。

【0035】板35と36は、ハーフミラー31を透過 した照明光により無用の物が照明されて被検体像と重畳 30 した像が撮像素子34上に投影されるのを防止してい る。また、検査画像入力装置2の斜照明光学系において は、図3に示すように、光源部37が、ライン照明部3 8の光ファイバ東端面に白色光束を入射する。ライン照 明部38は、出射側で光ファイバ東中の各ファイバを2 列直線状に並べたもので、半円柱形状の集光レンズ39 と併せて薄いシート状の照明光をつくる。なお、被検体 Sに対して同じ入射方向になるように対称な位置に4台 のライン照明部38を設置しており、互いに補って観察 視野内をほぼ均一に照明し、かつ被検体S表面の方向性 40 をもった欠陥の検出感度異方性を補っている。

【0036】ライン照明部38で照明された被検体Sの 像はコリメータレンズ32などを通って撮像素子34上 に結像され撮像される。微弱な散乱光の減衰を防ぐ必要 があれば、ハーフミラー31を平行移動ステージ(図示 しない)により紙面と垂直な方向へ移動し、観察光路か ら外すようにする。

【0037】また、検査画像入力装置2の回折光学系に おいては、図3に示すように、回折光生成部40から出 射した光束をコリメータレンズ32に入射して被検体S 50 その欠陥に関する欠陥情報を分析してその新しい欠陥に

に垂直に入射させている。被検体Sの反射光はコレメー タレンズ32, ハーフミラー31を通過して撮像素子3 4上に投影される。

【0038】以上の3種類の照明系は欠陥の検査内容に 応じて使い分ける。膜厚ムラに起因する欠陥検査を実施 する場合は干渉光学系を使用し、被検体Sの回折パター ンの歪み、シミ等の検査を実施する場合は回折光学系を 使用する。また、被検体Sのキズ、ゴミを検査する場合 には斜照明光学系を使用する。

【0039】一方、画像処理装置3は、ホストコンピュ ータ1の制御により撮像素子34から検査画像を取込 む。撮像素子34は画像処理装置3から読込みタイミン グ信号を受けると、その撮像面上に投影されている被検 体Sの検査画像を光電変換して取込み画像処理装置3へ 入力する。画像処理装置3では検査画像の画像処理を行 って膜厚むらや塵埃等の欠陥を抽出する。次に、検査画 像に対して抽出した欠陥部のみ強調処理し、さらにその 画像を2値化処理する。次に、2値化処理によって抽出 された各欠陥部に対してラベリング処理を実行し各欠陥 部に対してラベル付けする。ラベル付けされた個々の欠 陥部に関して、その面積、周囲長、フェレ径、円形度、 重心アドレスを求める。これら各データがホストコンピ ュータ1へ送られる。なお、モニタ12には必要に応じ て検査画像と処理画像が表示され、画像記憶装置11に は検査画像や処理画像が保存される。

【0040】ホストコンピュータ1は、画像処理装置3 からラベル付けされた個々の欠陥部の欠陥情報(面積、 周囲長、フェレ径、円形度、重心アドレスなど)を読込 み、さらにメモリ15から測定条件(光学系の設定内 容,画像処理方式)を読込み、それら読込んだ情報を組 み合わせたデータ構造にしてニューロ処理ユニット5に 入力する。

【0041】ニューロ処理ユニット5は、図2に示すデ ータ構造の欠陥情報が入力すると、入力データの全ての 入力条件から特定の欠陥名称を割り出し、その欠陥名称 を表す出力パターンを発生する。例えば、欠陥Aを割り 出したときには、出力層における欠陥Aのニューロンの みを発火させる。ニューロ処理ユニット5で判定された 欠陥名称はホストコンピュータ1に入力される。

【0042】ホストコンピュータ1は、ニューロ処理ユ ニット5から判定した欠陥名称が入力されると、その欠 陥名称をモニタ13上に表示すると共に、プロセス管理 コンピュータ6へ送出する。また、ホストコンピュータ 1は欠陥名称を蓄積しておくと共に、その欠陥データを 被検体別及び製造プロセス毎に仕分けし、統計的な処理 により欠陥の発生トレンドを解析する。この解析した発 生トレンドをグラフ化しそのグラフに設けた閾値を越え たならばアラームを出力して欠陥発生を予告する。

【0043】なお、新たな欠陥が発見された場合には、

9

関する欠陥情報を作成し、その欠陥情報にてニューロ処 理ユニット5に学習させる。

【0044】プロセス管理コンピュータ6では、ホストコンピュータ1から欠陥名称が入力されると、その欠陥名称に基いて欠陥の発生した工程を特定する。そして、 欠陥発生工程を停止させると共に、プロセス工程に制御を掛けて欠陥と判定された被検体を再処理工程へ戻す。

【0045】この様に本実施例よれば、被検体表面の欠陥から得られる情報、欠陥検出光学系の種類及び欠陥検出の画像処理方式等からなる欠陥情報と、そのような欠陥情報となる欠陥名称を表わした教師信号とで学習させたニューロ処理ユニット5を備えたので、欠陥部の欠陥情報から欠陥の種別を自動的に判定することができ、欠陥の発生した製造プロセスへの迅速なフィードバックが可能となる。その結果、発生する欠陥を最小限に押さえることができる。しかも、熟練した作業者であっても判断が困難な多数の測定結果及び測定条件を設定することができるので、再現性の高い欠陥種別判定結果を得ることができる。また、ニューロ処理ユニット5に人間でしか識別できない疑似欠陥を学習させたので、疑似欠陥の自動判定が可能となった。

【0046】本実施例よれば、ニューロ処理ユニット5で判定した欠陥種別情報を順次蓄積し、欠陥種別に応じて求まる欠陥発生場所や各工程毎の欠陥発生頻度を時系列的に統計的に処理することにより欠陥発生の事前予測が可能となった。

【0047】なお、上記実施例では、プロセス管理コン

ピュータ6で欠陥発生の事前予測を実行しているが、ホストコンピュータ1で同様の処理を行うようにしてもよい。この場合、ニューロ処理ユニット5で判定した欠陥種別情報をメモリ15に逐次格納しホストコンピュータ1が必要に応じて読み出すようにする。本発明は上記実施例に限定されるものではなく、本発明の要旨を逸脱しない範囲内で種々変形実施可能である。

10

[0048]

【発明の効果】以上詳記したように本発明によれば、熟練した作業者の経験に頼ることなく、欠陥発生プロセスや欠陥発生原因に密接に関連した欠陥の種別を自動的に判定することができ、欠陥検査結果を製造プロセスに迅速かつ正確にフィードバック可能な欠陥種別判定装置及びプロセス管理システムを提供できる。

【図面の簡単な説明】

【図1】本発明の一実施例の機能ブロック図である。

【図2】ニューロ処理ユニットの構成図である。

【図3】検査画像入力装置の構成図である。

【図4】ニューロ処理ユニットにおける信号の伝達状態 を示す図である。

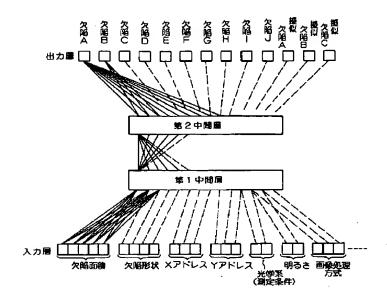
【図5】ニューロ処理ユニットにおける学習動作を示す図である。

【符号の説明】

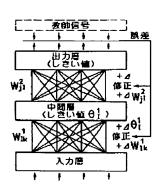
1…ホストコンピュータ、2…検査画像入力装置、3… 画像処理装置、4…シーケンサ、5…ニューロ処理ユニット、6…プロセス管理コンピュータ。

【図1】 【図4】 モニタ モニタ ヘカパタ 検査薄像 入力装置 画像处理装置 ホスト 処理ユニロ 画像記憶装置 1,6 中間層一N 出力層 入力層 キーボード 光学系制御部 -ケンサ ステー 制御部 メモリ ゴタをふき零

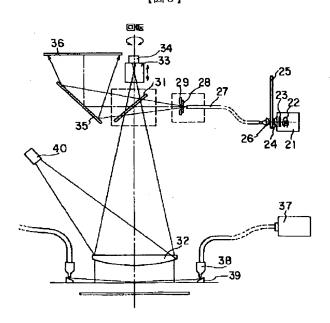
【図2】



【図5】



【図3】



フロントページの続き

(51) Int. Cl. 6

識別記号

庁内整理番号

FI

技術表示箇所

HO1L 21/02 21/66

A 7514-4M

z 7514-4M